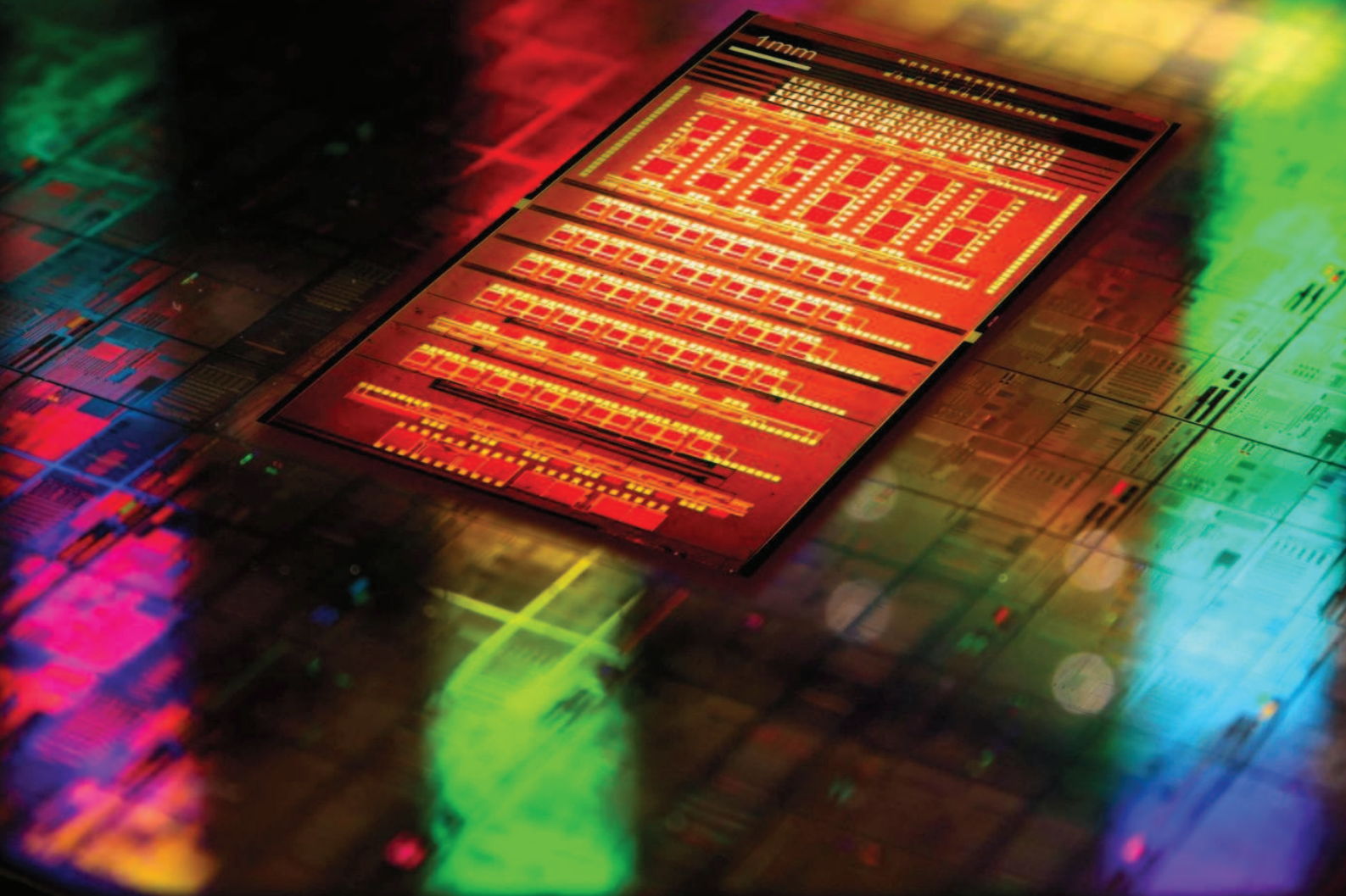


Oferta de Proyectos de Fin de Carrera - Microelectrónica

Laboratorio de Sistemas Integrados



Los circuitos integrados CMOS fabricados con tecnologías nanométricas se encuentran sometidos a numerosas incertidumbres debidas a efectos de segundo orden que antes se podían despreciar pero que ahora limitan las prestaciones finales del circuito y el rendimiento de fabricación. Tal es el caso de variaciones de proceso, envejecimiento, o variaciones en las condiciones de funcionamiento (caídas de tensión, puntos calientes, fallos por radiación). Por este motivo se está trabajando en técnicas de diseño que endurecen al circuito frente a estos efectos y se incorporan múltiples sensores que proporcionan información sobre parámetros clave que pueden impactar en las prestaciones finales del circuito.

Esta convocatoria te da la oportunidad de desarrollar tu proyecto de fin de carrera/trabajo de fin de máster en este campo.

Temas ofertados:

- ▶ Diseño full-custom de sensores en tecnologías nanométricas.
- ▶ Estrategias de endurecimiento frente a envejecimiento en tecnologías nanométricas.
- ▶ Estrategias de endurecimiento frente a radiación en circuitos integrados.
- ▶ Diseño de sensores amplificadores en tecnologías nanométricas.
- ▶ Verificación en tecnologías nanométricas con SystemVerilog y UVM.

Qué ofrecemos:

Incorporación a un grupo de investigación activo y reconocido internacionalmente.

Introducción a la metodología de investigación científica y tecnológica.

Acceso a tecnologías punteras y software profesional que no se ven durante la carrera.

Posibilidad de enviar los resultados del proyecto a un congreso científico internacional.

Posibilidad de fabricación de los diseños desarrollados.

Qué buscamos:

Estudiantes motivados, independientes y creativos.

Formación en diseño full-custom (haber cursado o estar matriculado de MCRE o LDIM) y/o VHDL.

Contacto: pituero@die.upm.es



CAMPUS
DE EXCELENCIA
INTERNACIONAL

POLITÉCNICA

"Ingeniamos el futuro"



Departamento de
**Ingeniería
Electrónica**

Universidad Politécnica de Madrid